

PCI8406 简明手册

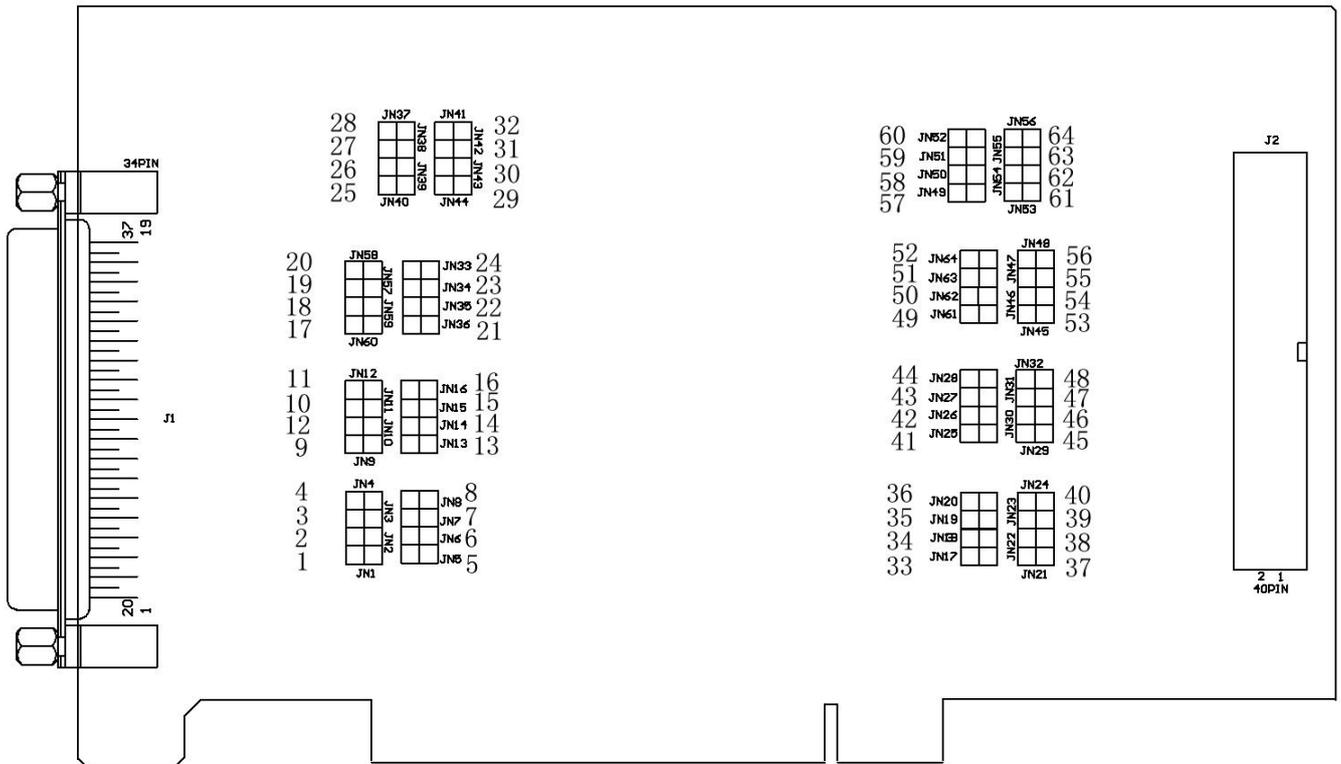
! 警告:

- ×接触本采集卡前请确保释放掉身上的静电，否则静电有可能造成板卡永久性的损坏。
- ×注意在光隔离用户接口处串入合适的限流电阻后方可加电源，限流电阻不合适会造成板卡的永久损害

一、特点与用途

- 64 路光隔离开关量共阴输出
- 输出回路供电要求：+5V~+36V
- 光隔离电压 500V，输出开关量频率最大值 10K
- 全部输出为达林顿输出，每通道可以提供最大 100mA 的驱动能力
- 可驱动大功率继电器，可与继电器端子板 PS-001、PS-002 直接相连
- 使用环境要求：
 工作温度:0℃~50℃
 相对湿度:40%~80%
 存贮温度:-40℃~+85℃
 外形尺寸: 175.6mm X 98.3mm

二、 布局图（此布局图中的跳线设置为出厂设置）



跳线初始位置：JN1~JN64 全部断开，表示所有开关量输出上电状态上电默认关闭
 如果想让某路上电状态默认为打开请将该路所对应的跳线短路（图中的跳线旁的标号就是该跳线对应的通道号）

三、 寄存器

本卡读写操作为字（16 位）方式

直接映射地址寄存器

寄存器地址	操作	寄存器功能
基地址+0	写	设置 DO1~DO16 状态，每一位的 0 表示断开，1 表示闭合
基地址+2	写	设置 DO17~DO32 状态，每一位的 0 表示断开，1 表示闭合
基地址+4	写	设置 DO33~DO48 状态，每一位的 0 表示断开，1 表示闭合
基地址+6	写	设置 DO49~DO64 状态，每一位的 0 表示断开，1 表示闭合
基地址+32	写	控制寄存器 BIT0 0 表示所有开关量输出使能 1 表示所有开关量输出禁止，回到上电默认状态

四、 管脚定义

在下列各表中 DOx 为开关量输出正端，DOGNDx 为开关量输出负端，DOVCCx 为开关量供电正端，当连接感性负载时应该连接 DOVCCx，可以保护输出器件。

J1 管脚定义

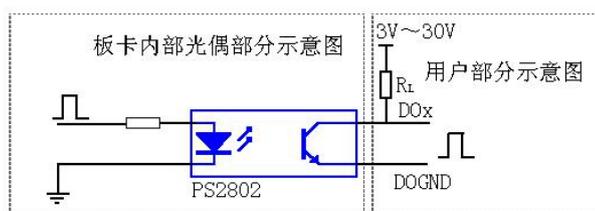
插座引脚号	信号定义	插座引脚号	信号定义
1	D01	20	D02
2	D03	21	D04
3	D05	22	D06
4	D07	23	D08
5	D09	24	D010
6	D011	25	D012
7	D013	26	D014
8	D015	27	D016
9	DOGND1	28	DOGND1
10	DOVCC1	29	DOVCC1
11	D017	30	D018
12	D019	31	D020
13	D021	32	D022
14	D023	33	D024
15	D025	34	D026
16	D027	35	D028
17	D029	36	D030
18	D031	37	D032
19	DOGND1		

J2 管脚定义 (以 D 型头排序方式)

插座引脚号	信号定义	插座引脚号	信号定义
1	D033	20	D034
2	D035	21	D036
3	D037	22	D038
4	D039	23	D040
5	D041	24	D042
6	D043	25	D044
7	D045	26	D046
8	D047	27	D048
9	DOGND2	28	DOGND2
10	DOVCC2	29	DOVCC2
11	D049	30	D050
12	D051	31	D052
13	D053	32	D054
14	D055	33	D056
15	D057	34	D058
16	D059	35	D060
17	D061	36	D062
18	D063	37	D064
19	DOGND2		

五、光偶输出基本连接方法

本卡的 D01~D064 都是光偶输出端, 使用 PS2803, 达林顿输出, 用户接线方法见下图:



其中 R_L 是负载电阻, 如果需要提供电流驱动负载, 则使用负载代替 R_L , 本卡可以提供 100mA 的电流。如果仅仅是为了获得高低电平, 则 R_L 可以是 0.25K~1K 的电阻。

六、产品组件

1. PCI8406 采集板一块。
2. 37 芯 D 型头接口两套
3. 40 芯转 DB37 扁平电缆 1 根

关于软件操作

1. DOS 下的例程: 请参考本卡的 dos 下测试程序, 此测试程序可以从本公司网站下载
2. windows 下驱动支持 win98, win2K, winXP, 驱动程序的安装方法及函数参数说明请看

驱动目录中的《驱动说明.txt》及《PCI8406.H》